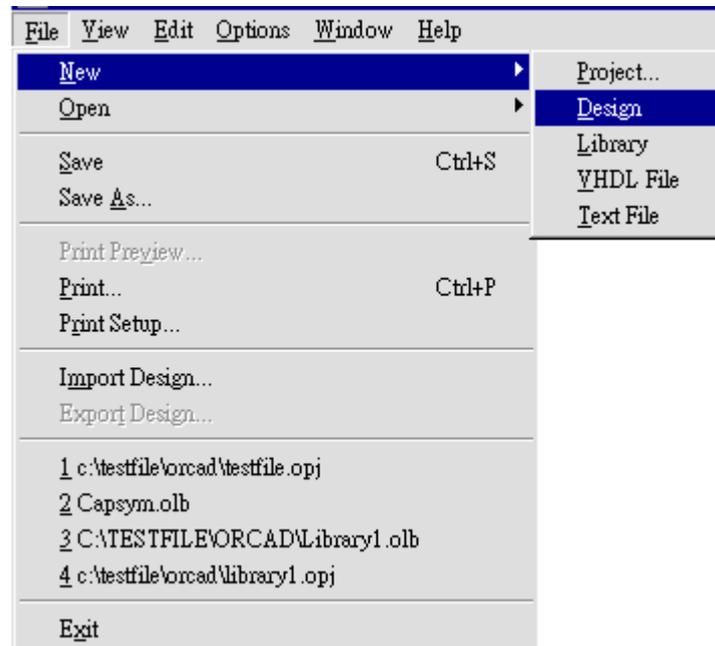
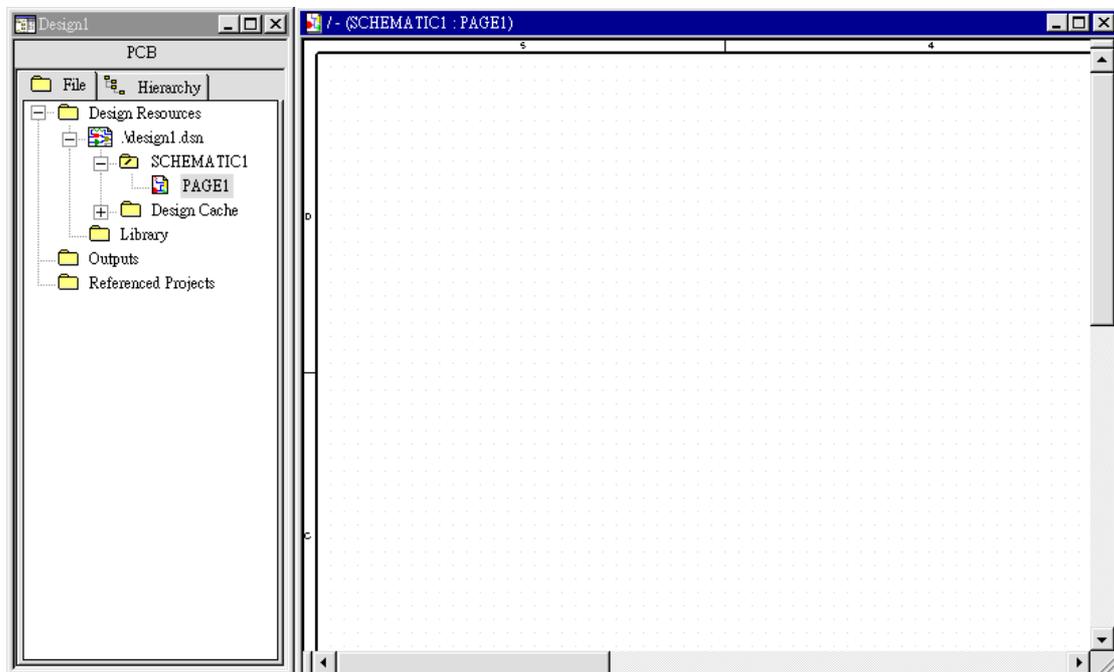


玖：階層式電路圖建立及用法

(一) 開啓一個新的電路圖編輯視窗 File → New → Design



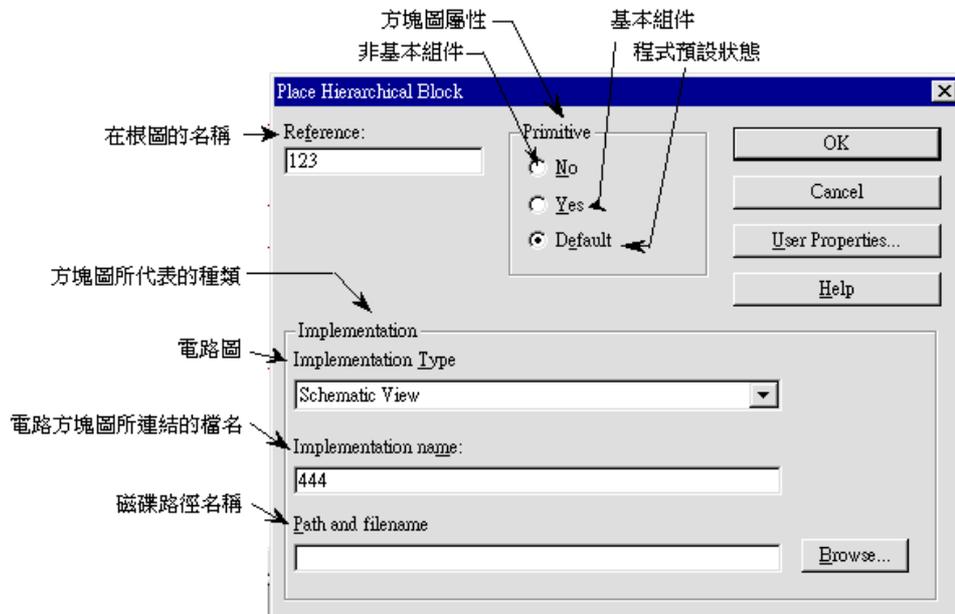
執行後出現一個電路圖編輯畫面(如下圖)



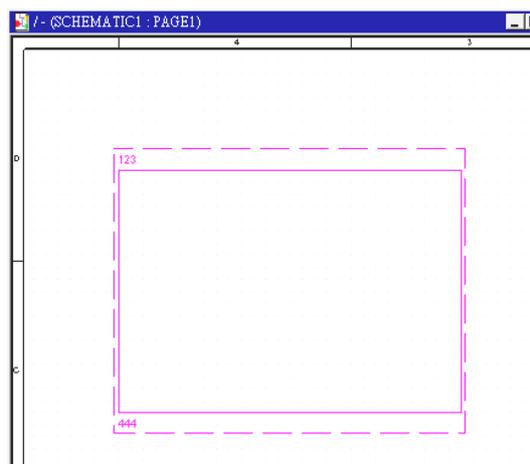
(二) 選取 Place → Hierarchical Block 或  符號來編輯一個階層式電路



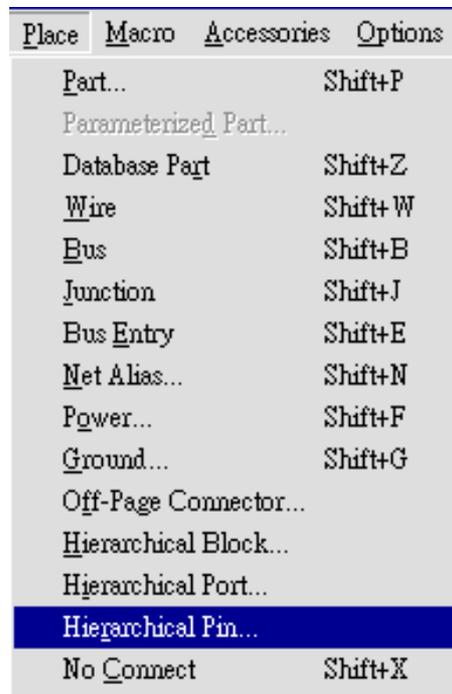
點選後會出現下圖之編輯畫面，輸入所需輸入之資料即可



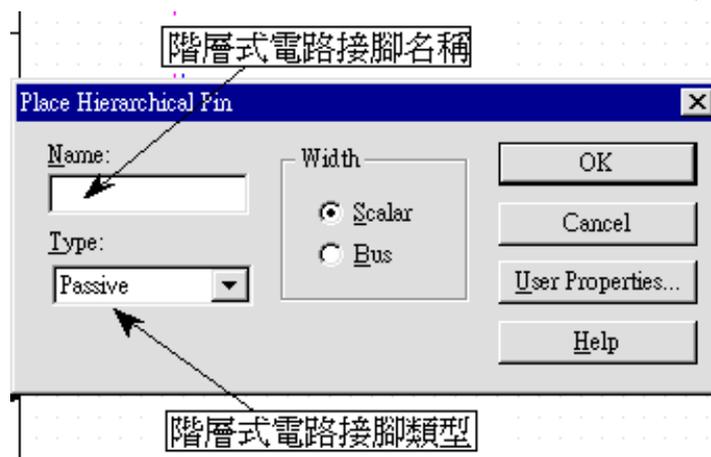
(三) 輸入完畢後可拉出一個視窗表示電路圖塊



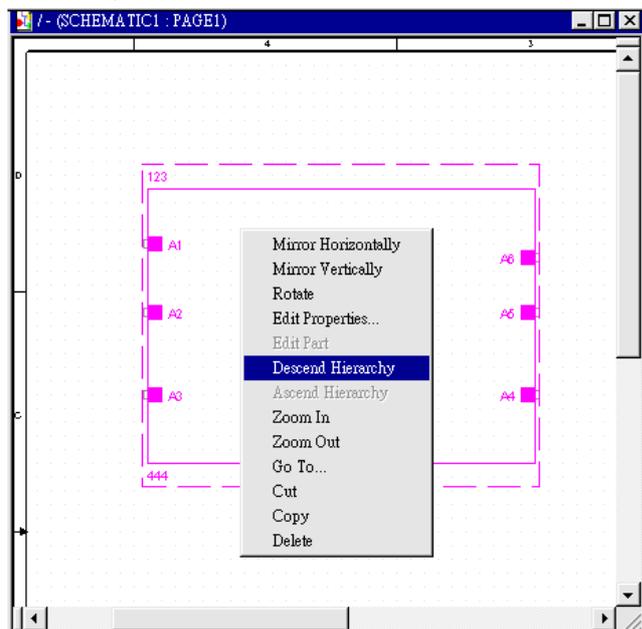
(四)拉出視窗後再點選  符號或 Place → Hierarchical Pin (放置階層式連接埠)



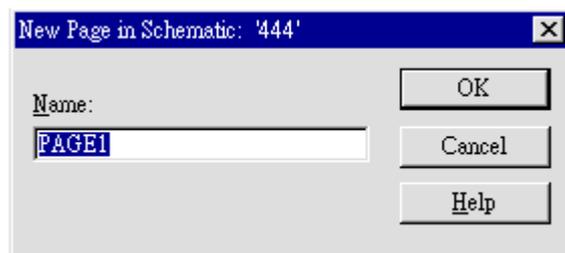
執行後會彈出一個視窗，再針對其選項作相對應之輸入即可(如下圖所示)



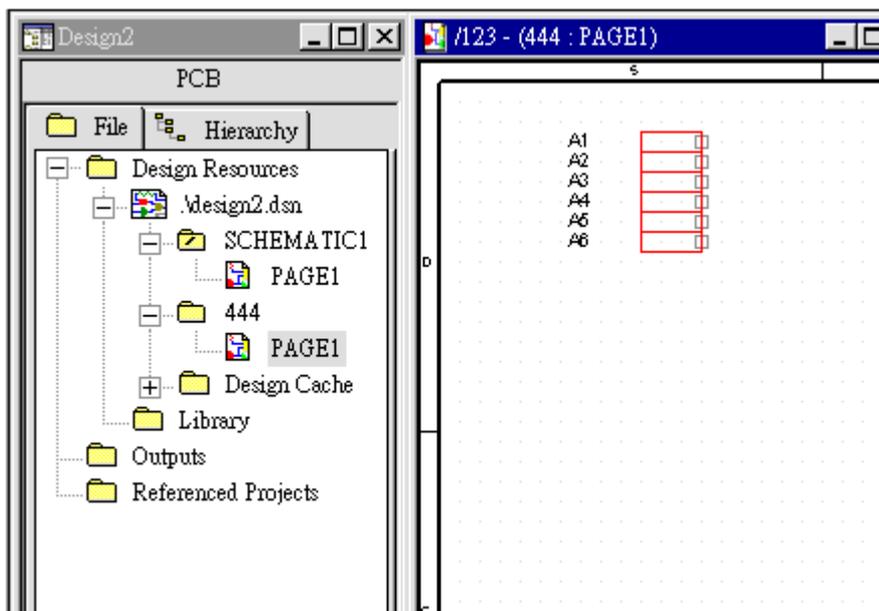
(五)Hierarchy Pin 增加完畢後在選取之圖塊中間按右鍵，選取 Descend Hierarchy 選項(如下圖所示)



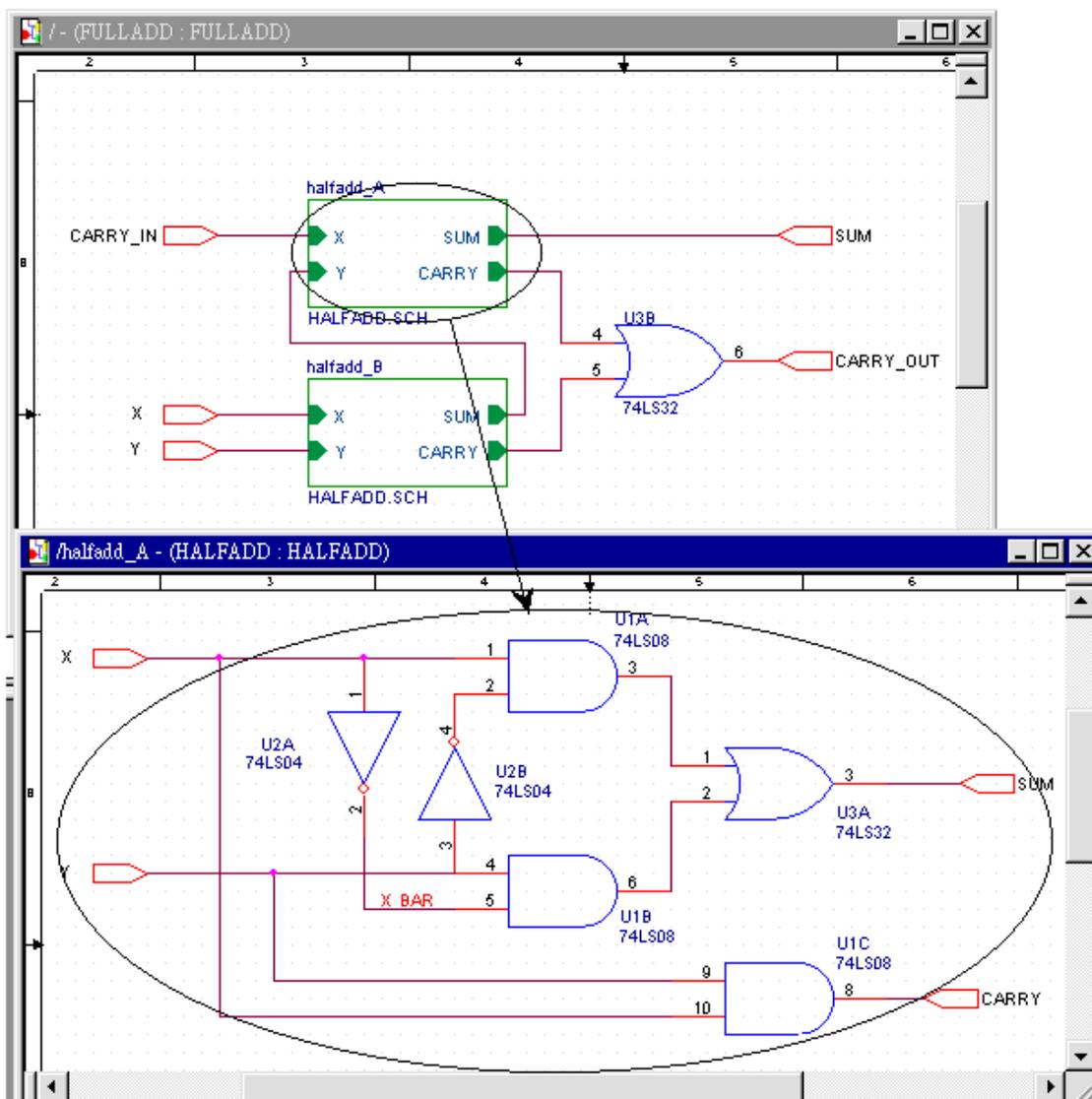
點選後會產生一個視窗(如下圖)要求輸入電路圖名稱，此時即可輸入新增之名稱



(六)輸入完畢後即會出現其子圖的電路圖編輯畫面

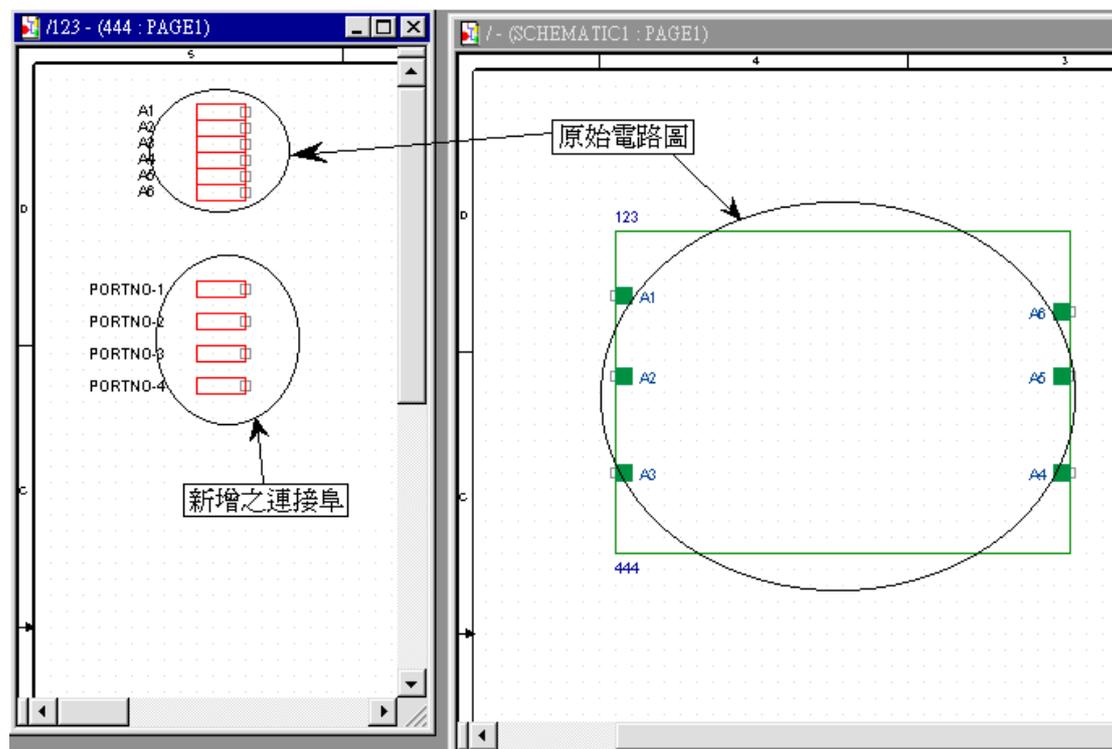


(七)此時將電路圖加在子圖上即可(以全加器來舉例如下圖所示)

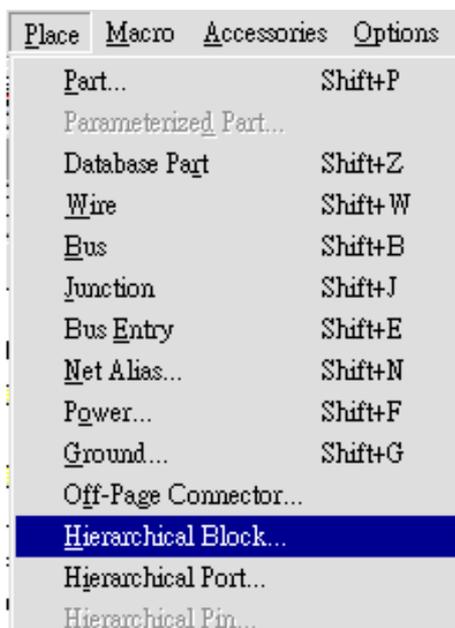


置入階層式電路圖

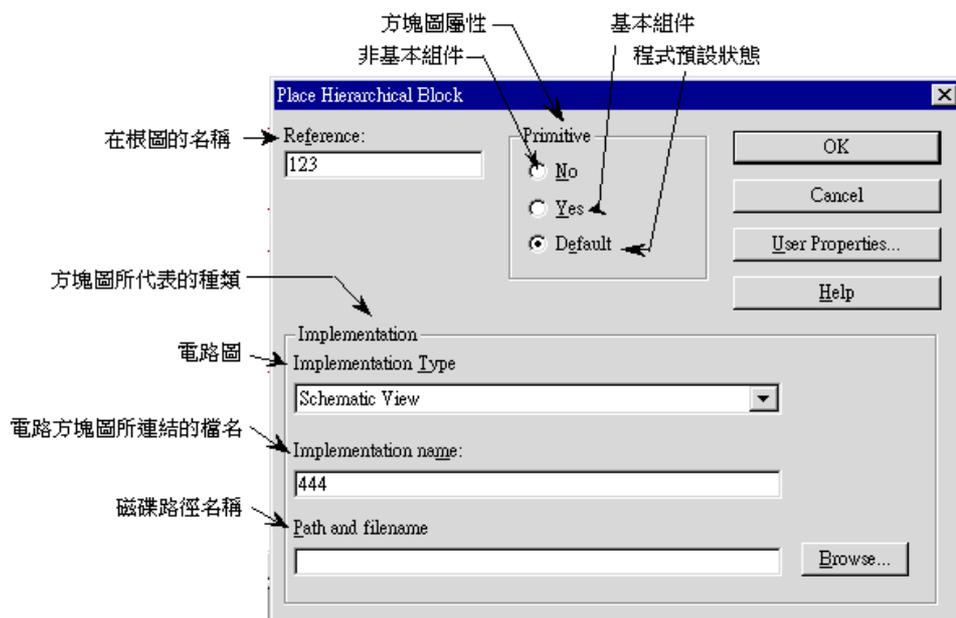
(一)在子圖對電路做修正後(如下圖所示)



(二)再由根圖 Import 子圖執行 Place → Hierarchical Block 呼叫子圖



(四)執行指令後會有編輯視窗(如下圖)再輸入其對應字元即可



(五)執行此功能後即可置入階層式電路圖(如下圖所示)

